

概述

ZKCE4088是一款充电电流可达1A的单节锂离子电池充电器，采用恒定电流/恒定电压线性控制，只需要较少的外部元件就可以实现充电，是便携式应用的理想选择。

ZKCE4088采用内置PMOSFET架构，加上防倒充电路，所以不需要外部检测电阻器和隔离二极管。充满电压固定于4.2V，而充电电流可通过一个电阻器进行外部设置。当电池达到4.2V之后，充电电流降至设定值1/10，芯片自动终止充电。

当输入电压被拿掉，ZKCE4088自动进入一个低电流状态，电池漏电流在1uA以下。

ZKCE4088内置一颗20mΩ的PMOSFET，进一步减少外围元件。

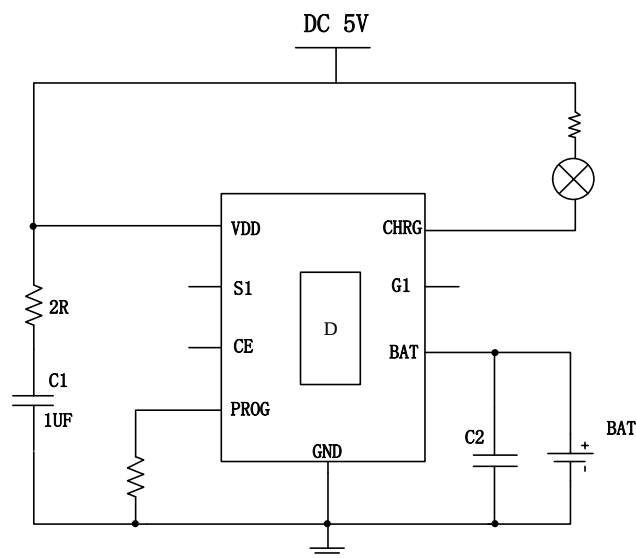
特点

- VDD输入内置6.8V OVP
- 高精度充满电检测电压阈值
- 待机电流<1μA
- 支持0V电池充电
- 充电电流可达1A
- CE使能控制脚
- 涓流/恒流/恒压三段式充电
- 充电电流可调且带智能热调节
- 自动再充电
- 内置1颗20mΩ PMOS
- 提供DFN3*3-8L封装

应用领域

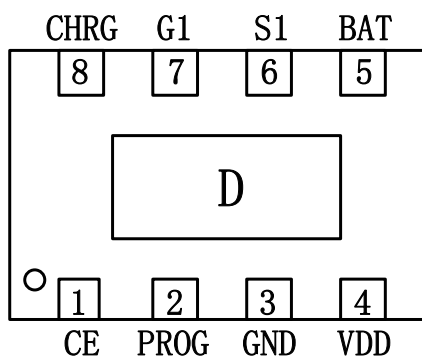
- USB电源
- 电子烟
- 蓝牙耳机

典型应用图



注1：C2推荐采用1uf/25V以上容值的SMD电容

引脚定义与器件标识



DFN3*3-8L

ZKCE4088: Product Code

A: 产品编码

X: 内部代码

BCY: 内部品质管控代码

YMX: D/C

管脚

引脚号	名称	描述
1	CE	芯片使能脚，引脚默认为高。引脚拉低，芯片停止工作
2	PROG	充电电流调整端
3	GND	芯片地
4	VDD	外部输入直流 5V
5	BAT	电池输入端
6	S1	MOS 源极 1
7	G1	MOS 栅极 1
8	CHRG	充电指示脚
EPAD	D	MOS 漏极

极限参数 (注2)

符号	管脚	描述	参数范围	单位
VDD	4	输入电压	-0.3~30	V
BAT	5	电池两端耐压	-5 ~11	V
PROG	2	PROG 引脚耐压	-0.3 ~6	V
VDSS		Drain-Source Voltage	-20	V
VGSS		Gate-Source Voltage	±12	V
$I_{D@T_C=25^{\circ}C}$		Continuous Drain Current, $V_{GS} @ 10V$	-7.5	A
TSTG	---	最大焊锡温度	-40 ~ +130	°C
TJMX	---	储存温度范围	150	°C
ESD	---	PN 结到器件表面热阻	±2	KV

注 2: 最大极限值是指超出该工作范围，芯片有可能损坏。

电气特性参数 (若无特殊说明, $T_a=25^{\circ}\text{C}$)

符号	参数	条件	最小	典型	最大	单位
电源部分						
V _{DD}	V _{DD} 工作电压		4.5	5	6	V
V _{DD_UV}	V _{DD} 欠压闭锁门限	V _{DD} 从低到高		3.8		V
V _{DD_UV_HYS}	V _{DD} 欠压闭锁迟滞	V _{DD} 从高到低		200		mV
V _{DD_OVP}	过压保护		6.3	6.8	7.3	V
V _{DD_OVP_HYS}	过压保护恢复迟滞			500		mV
I _{CC}	输入电源电流	充电模式(R _{PROG} =1.6K)		240	360	uA
		待机模式，充电终止		90	120	uA
		待机模式（R _{PROG} 未连接，V _{DD} <V _{BAT} ）		50	100	uA
充电电流设置						
V _{PROG}	恒流时 R _{PROG} 电压	V _{DD} =5V;R _{PROG} =1.6K	0.85	1	1.15	V
I _{BAT}	BAT 端充电电流	V _{DD} =5V;V _{BAT} =3.6V R _{PROG} =1.6K		625		mA
		V _{DD} 悬空， V _{BAT} =4V		0.5	1	uA
I _{TRIKL}	涓流充电电流	V _{BAT} <V _{TRIKL} ， R _{PROG} =1.6K		60		mA
I _{TERM}	C/10 充电终止电流	R _{PROG} =1.6K		60		mA
V _{TRKL}	涓流充电检测电压	V _{BAT} 从低到高		2.8		V
V _{TR_HYS}	涓流检测恢复迟滞	V _{BAT} 从高到低		250		mV
I _{PROG}	PROG 上拉电流			1		uA
电池端 BAT						
V _{FLOAT}	充满检测电压	V _{DD} =5V;R _{PROG} =1K	4.158	4.2	4.242	V
V _{RECHARG}	再充电电池电压	V _{FLOAT} -V _{RECHARGH}		100		mV
T _{RECHARG}	再充电比较器滤波时间	V _{BAT} 高至低	0.8	2	4	mS
R _{DS_ON}	功率管导通阻抗	V _{BAT} =3.8V R _{PROG} =1K		700		mΩ
T _{OTC}	内部温度补偿			140		℃

MOS 管参数

符号	参数	条件	最小	典型	最大	单位
VDSS	Drain-Source Breakdown Voltage	$V_{GS}=0V; I_D=250\mu A$	-16	-20		V
IDSS	Zero Gate Voltage Drain Current	$V_{DS}=-16V; V_{GS}=0V$			-1	μA
IGSS	Gate to Body Leakage Current	$V_{DS}=0V; V_{GS}=\pm 12V$			± 100	nA
V _{gs(th)}	Gate Threshold Voltage	$V_{DS}=V_{GS}; I_D=-250\mu A$	-0.4	-0.65	-1	V
RDS(on)	Static Drain-Source on-Resistance	$V_{GS}=-4.5V; I_D=-4.1A$		20	35	m Ω
		$V_{GS}=-2.5V; I_D=-3A$		28	45	
Td(on)	Turn-on Delay Time	$V_{DD}=-4V; I_D=-3.3A$ $R_G=1\Omega,$ $V_{GEN}=-4.5V$ $R_L=1.2\Omega$		13	20	nS
Tr	Turn-on Delay Time			35	50	nS
Td(off)	Turn-off Delay Time			30	45	nS
Tf	Turn-off Fall Time			10	20	nS
ISM	Maximum Pulsed Drain to Source Diode Forward Current				-18	A
VSD	Drain to Source Diode Forward Voltage	$V_{GS}=0V; I_S=-4.1A$			-1.2	V
T _{rr}	Reverse Recovery Time	$V_{GS}=0V; I_S=-4.1A,$ $di/dt=100A/\mu S$		20		nS

功能描述

ZKCE4088是一款采用恒定电流/恒定电压算法的单节锂离子电池充电器。ZKCE4088可以依靠一个USB端口或AC适配器工作，最大能够提供1A的充电电流,支持最高30V输入电压以和6.8V过压保护功能。内置一个PMOS，极大地减小了外围元器件数量。

正常充电循环

当 VDD引脚电压升至 UVLO 门限电平以上且在PROG引脚与地之间连接了一个精度为1%的设定电阻器或当一个电池与充电器输出端相连时，应该充电循环开始。如果BAT引脚电平低于2.8V,则充电器进入涓流充电模式。在该模式芯片提供约 1/ 10 的设定充电电流，以便将电流电压提升至一个安全的电平从而实现满电流充电。当 BAT 引脚电压升至 2.8V 以上时，充电器进入恒定电流模式，此时向电池提供恒定的充电电流。当BAT引脚电压达到最终浮充电压时，ZKCE4088进入恒定电压模式，且充电电流开始减小。当充电电流降至设定值的1/ 10 ，充电循环结束。

充电电流设置

在恒流模式，计算充电电流的公式为： $I_{CH} = 1000 / R_{PROG}$ 。其中 I_{CH} 表示充电电流，单位为安培， R_{PROG} 表示 R_{CS} 管脚到地的电阻，单位欧姆。例如,如果需要 200mA 的充电电流，可按下面的公式计算： $R_{PROG} = 1000 / 0.2 = 5K\Omega$ 。

为了保证系统的稳定性和温度特性， R_{PROG} 建议使用精度为 1%的金属膜电阻。在具体应用中可以根据实际系统需求以及环境温度合理的设置充电电流。 R_{PROG} 和充电电流的关系参考如下：

$R_{PROG}(K\Omega)$	$I_{CH}(mA)$
1	1000
1.2	830
1.5	666
5	200

自动再充电

一旦充电循环被终止，ZKCE4088 立即采用一个具有 1.8ms 滤波时间（ $T_{RECHARGE}$ ）的比较器来对BAT引脚上的电压进行连续监控。当电池电压降至 4.05V（大致对应于电池容量的 80%至 90%）以下时，充电循环重新开始。这确保了电池被维持在（或接近）一个满充电状态，

并免除了进行周期性充电循环启动的需要。

智能温控

如果芯片温度试图升至约 130℃ 的预设值以上，ZKCE4088 内部热反馈环路将减小设定的充电电流。该功能可防止芯片过热。保证输入电压在合理范围内，可根据典型环境温度来设定充电电流。

欠压闭锁

芯片内部自带欠压闭锁电路，实

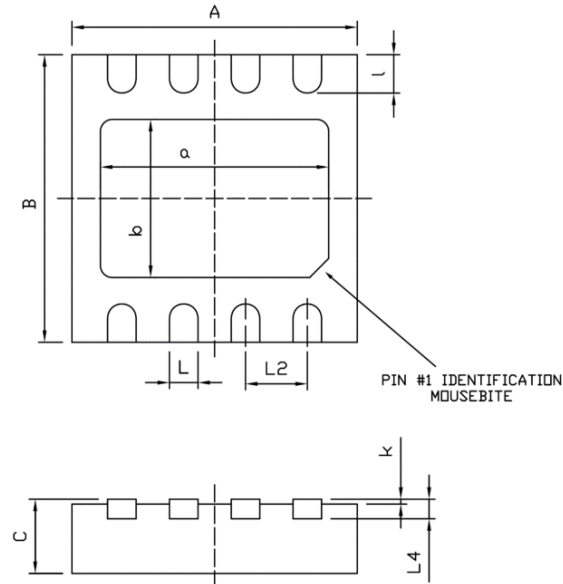
时的检测 VDD 电压。在 VDD 升至欠压闭锁门限以上之前芯片保持在停机模式。如果 UVLO 比较器发生跳变，在 VDD 升至比电池电压高 200mV 之前芯片不会退出待机模式。

输入过压

ZKCE4088 带有输入过压保护功能，芯片内置一个过压保护开关管，当 VDD 电压超过过压保护阈值以上，芯片进入停机模式。当输入端电压 VDD 下降到正常输入范围以内，则片退出保护模式，恢复正常充电。

封装信息

DFN3*3-8 封装外观尺寸图



Symbol	Dimensions In Millimeters		
	Min	Max	Min
A	2.95	3.00	3.05
B	2.95	3.00	3.05
C	0.70	0.75	0.80
L	0.25	0.30	0.35
l	0.324	0.40	0.476
L2	---	0.65	---
L4	---	0.20	---
a	2.20	2.30	2.40
b	1.40	1.50	1.60
k	0.00	---	0.05